Mist-CVD 法による O3を用いた In-Sn-Zn-O 薄膜トランジスタへの性能向上

Performance improvement of In-Sn-Zn-O thin-film transistors using O₃ by Mist-CVD method

江波戸 慶吾*、福田 翔一、堀口 史生、清水 耕作

Keigo Ebato (1*), Shoiti Fukuda, Fumio Horiguchi, Kousaku Shimizu(1)

(1) 日大 生産工学研究科 275-8575 千葉県習志野市泉町 1-2-1

Nihon Univ., 1-2-1 Izumicho Narashino Chiba, 275-8575, Japan

E-mail: cike24022@g.nihon-u.ac.jp

要約

半導体デバイス作製においてコスト削減は大きな課題である。中でも薄膜作製プロセスは高い比率を占めている。Mist-CVD はスパッタリングやプラズマ CVD に比べて安全かつ低コスト・低環境負荷といった利点がある。これは Mist-CVD が「霧状」にした溶液を大気中で反応させ、薄膜を形成させる方法であり、真空を必要としないプロセスであることが理由である [1][2]。当研究室では膜厚の均一性を向上させるために縦型の成長方法を採用している。また、TFT 性能の向上を目指して、オゾン及び酸素化を行った。この結果移動度 1.6 cm²/Vs を得ることができた。

1 背景

TFT は、スマートフォンやタブレット、テレビなどの画素のスイッチ素子として使用されている電子デバイスである。また、プロセスにおける低コスト化は重要な課題であることから、TFT のチャネル層に用いる半導体には、低温 CVD 法で堆積できる膜が求められた。特に非晶質材料は、結晶構造を制御することが容易なことが利点であり、安定性やコストパフォーマンスの面で優位である。そんな中、透明アモルファス酸化物半導体をチャネル材料に用いた TFT が 2004 年に初めて報告され、すでに多くがた TFT が 2004 年に初めて報告され、すでに多が 10~20cm/Vs と非常の高く低温成膜が可能である、インジウム(In)、錫(Sn)、亜鉛(Zn)から構成されるアモルファスの酸化物材料(a-ITZO)に注目し研究を進めている。

半導体プロセスにおいてコスト削減を行う中で、Mist-CVD 法はスパッタリング法やプラズマ CVD 法など数多くある薄膜形成プロセスと比べて安全かつ低コスト、真空プロセスを必要としないなど環境負荷の少ない利点がある。これは、Mist-CVD 法というものが「霧状」にした溶液を大気中で輸送し、基板表面で反応させ薄膜を形成させていることによるものである。しかし、成膜後の膜はミストの流れ方や成膜温度によって組成や原子同士の結合が変化するため、膜厚の均一性を得ることが難しく、課題がある。

そこで本研究ではキャリアガスとオゾン (O_3) を用いて TFT の伝達特性を向上させることを目的とした。

2 目的

Mist-CVD を用いて TFT 素子を作製し、キャリアガス O_3 が TFT 特性に与える影響について検討する。そしてバックチャネル側の界面からの原子状酸素化処理のプロセスを追加することによる TFT 特性変化の検討をする。

3 実験方法

測定に用いた TFT 素子断面構造を図 1 に表す。 a-ITZO/Cr/a-SiO $_2$ /Al と順に成膜する。原子状酸素処理は a-ITZO 膜中の亜鉛成分の抜け防止のために a-SiO $_2$ を 20nm 堆積後に行った。そしてアニール処理を行った後に伝達特性評価を行い、特性変化の検討を行った。

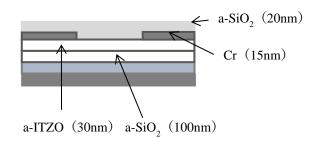


図 1 TFT 素子構造概念図

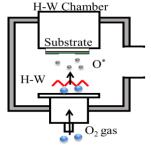


図 2 H-W による原子状酸素処理

Mist-CVD 法で成膜した後、原子状酸素処理を行い 伝達特性の測定をおこなった。原子状酸素処理の機 構は図2に示す。

タングステンワイヤを用いた Hot-Wire 法で原子 状酸素処理を行った。酸素ガスを導入し 600℃で加 熱されたタングステンワイヤで酸素は熱分解され原子状酸素が生成される。原子状酸素が ITZO 膜内に入り込むことで原子状酸素処理を行う。実験装置を図3に示す

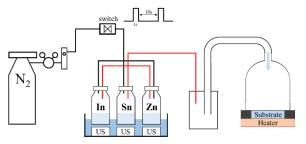


図 3 Mist-CVD 装置の概要

この実験装置では、超音波振動子(2.4 MHz)によって原料溶液をミスト化し、窒素ガス (N_2) やアルゴンガス(Ar)などの不活性ガスをキャリアとして用いることで基板上にミストを輸送し成膜を行うものである。原料溶液には酢酸インジウム $(In(CH_3COO)_3)$ 、酢酸スズ $(Sn(CH_3COO)_2)$ 、酢酸亜鉛2水和物 $(Zn(CH_3COO)_2\ 2H_2O)$ をmol濃度が1:1:1の比率になるように各瓶に投入し、エタノールに溶解したものも使用した。今回は N_2 と O_3 と混合させたものをキャリアガス用いた。

4 結果および考察

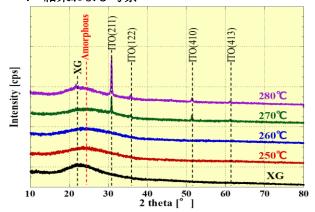


図4 成膜温度による XRD の変化

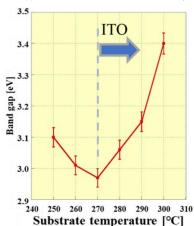


図5 成膜温度による

光学バンドギャップの変化

図1にa-ITZO 堆積に適した条件の検討として XRDの基板温度依存性を表す。

図 4 の結果から成膜温度 250,260℃ではガラス基板 XG のゲルパターンとは異なるアモルファスピークを確認でき、270℃以降から ITO のピークが出現することから膜の結晶化が始まることがわかる。

図5より結晶化が始める成膜温度 270 $^{\circ}$ $^{\circ}$

次に膜質改善の手法として用いた原子状酸素処理 の条件を表1に示す。

表1 原子状酸素処理の条件

Parameters	
Gas flow rate [sccm]	6.0
Pressure [Pa]	5.0
Substrate distance [mm]	20.0
Hot-Wire Temperature [℃]	600

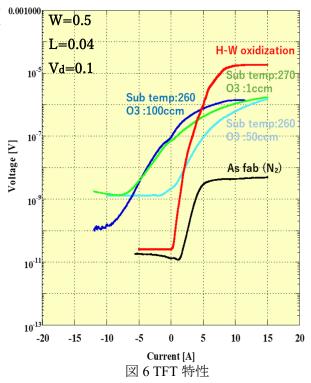


表 2 TFT 特性

Condition	Mobility	SS
	[cm^2/Vs]	[mV/dec.]
As fab(N2)	0.02	750
Sub temp:260	0.1	2516
O ₃ :50ccm		2310
Sub temp:260	0.12	3217
O ₃ :100ccm		3211
Sub temp:270	0.04	3590
O ₃ :100ccm		3370
H-W oxidization	1.60	667

原子状酸素処理を行った TFT は As fab と比べて伝達特性の向上が見込めた。 O_3 を用いた TFT は堆積直後と比べ ON 性能は向上したが OFF 性能は悪化した。

結果より、O₃を用いて作製した TFT は膜中の不純物 が適切に除去できていないが原子状酸素処理を行っ た TFT は不純物を適切に除去できていると考えら れる。

5まとめ

O3を用いた TFT は堆積直後と比べて」ON 性能は向上させることができたが OFF 性能は悪化した。原因は膜中の不純物が適切に除去できる条件が不完全であると考えている。

また原子状酸素処理をおこなった TFT は伝達特性の性能が向上したため膜中の不純物が適切に除去できていると考える。

参考文献

- [1] K. Nomura, H. Ohta, A. Takagi, T. Kamiya, M. Hirano: Nature 432 (2004) 488
- [2] 川原村敏幸: ミスト CVD 法とその酸化亜鉛薄膜成長への応用に関する研究,京都大学大学院工学研究科博士論文,甲第 13825 号, 21/42 (2008)